

INFORMAZIONI PERSONALI

Luca Feltrin



📍 9 Marsom House, N1 7QY, London (UK)

☎ +39 340 54 69 400

✉ lucafeltrin89@gmail.com

Skype: feltro999

Website: <http://lucafeltrin.it>

Sesso m | Data di nascita 25/03/1989 | Nazionalità Italiana

ISTRUZIONE E FORMAZIONE

da novembre 2015 – oggi

Dottorato di ricerca in Ingegneria Elettronica, delle Telecomunicazioni e delle Tecnologie dell'Informazione

Livello 8 - QEQ

University of Bologna – DEI

Titolo del Progetto: Long Range Low Power Wireless Communications Technologies for the IoT

Publicazioni:

- L. Feltrin, R. De Bonis, S. Mijovic, C. Buratti, A. Stajkic, R. Verdone, **"Performance Evaluation of LORA Technology: Experimentation and Simulation"**, Proc. EuCNC 2016, June 27-30, Athens, Greece
- L. Feltrin, C. Buratti, E. Vinciarelli, R. De Bonis, R. Verdone, **"LoRaWAN: Evaluation of Link- and System-Level Performance"**, Submitted to IEEE Internet of Things Journal, April 2017

Dicembre 2014

Esame di abilitazione alla professione di ingegnere

Università di Bologna

Voto: 207/240.

da ottobre 2011 – a febbraio 2014

Laurea Magistrale in Ingegneria Elettronica e delle Telecomunicazioni per lo Sviluppo Sostenibile

Livello 7 - QEQ

Università di Bologna – Il facoltà di Ingegneria con sede a Cesena

Titolo Tesi: Progetto e implementazione di un decodificatore LDPC su architettura GPU

Voto: 110/110 e lode.

- Elementi avanzati di Analisi Matematica, Algebra e Fisica
- Microelettronica, fisica dei semiconduttori, celle fotovoltaiche
- Reti di telecomunicazioni wireless e non, pianificazione di sistemi cellulari
- Architetture di sistemi informativi, calcolatori elettronici, programmazione di microcontrollori Chipcon
- Sistemi analogici e sensori
- Elaborazione di segnali multimediali
- Elementi di Automazione Industriale e sistemi Real Time
- Calcolo parallelo su GPU (CUDA)

da febbraio 2013 – a luglio 2013

Periodo di Studio all'Estero (Erasmus)

Delft University of Technology (Netherlands)

Esami Sostenuti:

- Digital Audio and Speech Processing
- Computer Arithmetic
- Vehicle Mechatronic
- VLSI system on chip
- Processor Design Project

da ottobre 2008 – a ottobre 2011

Laurea Triennale in Ingegneria Elettronica e delle Telecomunicazioni

Livello 6 - QEQ

Università di Bologna – Il facoltà di Ingegneria con sede a Cesena

Titolo Tesi: Identificazione di Utenti e Oggetti in Ambienti Intelligenti mediante tecniche di Computer Vision

Voto: 110/110 e lode

- Analisi Matematica, Algebra, Fisica, Chimica, Elaborazione dei Segnali e Controlli Automatici
- Elettronica Analogica, Digitale e Calcolatori Elettronici
- Telecomunicazioni, Campi Elettromagnetici e Reti
- Informatica, Sistemi Operativi e Sistemi Distribuiti
- Elementi di Economia e Organizzazione Aziendale

da settembre 2002 – a luglio 2008

Perito Industriale Capotecnico in Elettronica e Telecomunicazioni

Livello 5 - QEQ

Istituto Tecnico Industriale Statale G.Marconi

Voto: 100/100

- Elementi di Elettronica, Telecomunicazioni, progettazione PCB

ESPERIENZA PROFESSIONALE

da gennaio 2015 – ad oggi

Driver Station Component Specialist

Maserati S.p.a. – Via Emilia Ovest 911, 41122 – Modena (MO), Italia

- Responsabile sviluppo software dei componenti Driver Station
- Interfaccia tra fornitori e Alfa Romeo
- Definizione requisiti e specifiche

Attività o settore Automotive

da aprile 2014 – a dicembre 2014

Consulente tecnico SCADA per Alstom

Alten Italia (Sede di Bologna) – Via Guelfa 5, 40138 - Bologna (BO), Italia

- Sviluppo di applicazioni HMI per sistemi SCADA in ambito ferroviario
- Validazione del Software

Attività o settore Consulting/Transport

COMPETENZE PERSONALI

Lingua madre

Altre lingue

Inglese

Italiano

COMPRESIONE		PARLATO		PRODUZIONE SCRITTA
Ascolto	Lettura	Interazione	Produzione orale	
C1	C2	C1	C1	B2
IELTS: Punteggio 7.5, 22 Aprile 2017				

Livelli: A1/2 Livello base - B1/2 Livello intermedio - C1/2 Livello avanzato
Quadro Comune Europeo di Riferimento delle Lingue

Competenze informatiche

- Ottima padronanza del pacchetto Microsoft Office e alternativi (OpenOffice)
- Conoscenza dei linguaggi C++, CUDA, C#, Java, VHDL, Matlab, HTML/JavaScript, PHP.

Autorizzo il trattamento dei miei dati personali ai sensi del D. Lgs. 196/2003.

Dichiaro che quanto riportato nel presente Curriculum Vite corrisponde a verità ai sensi del D.P.R. 445/2000.

19/07/17